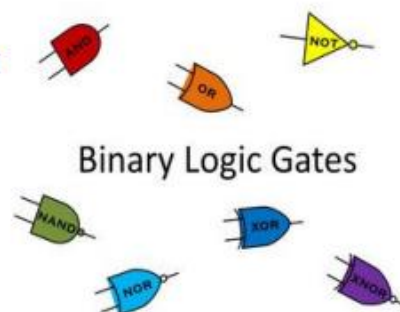


LABORATORIJSKE VJEŽBE IZ DIGITALNE LOGIKE / ELEKTRONIKE

OSNOVNI LOGIČKI SKLOPOVI U INTEGRIRANOJ TEHNICI



Binary Logic Gates

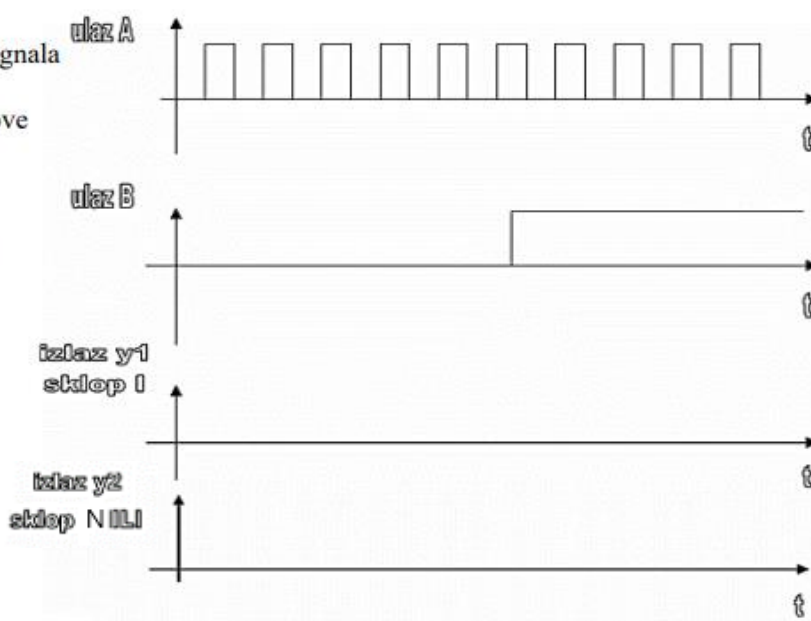
Zadaća vježbe:

1. Nacrtnati simbole sklopova NE, I, ILI i NILI.
2. Na eksperimentalnom modulu



spojiti integrirane log. sklopove 7404, 7408, 7432 i 7402, ispitati njihov rad te popuniti tablice stanja .

3. Za zadane valne oblike ulaznih signala nacrtati valni oblik izlaza za sklopove I i NILI promatrajući ih kroz rad na eksperimentalnom modulu.



4. Analizom rada sklopa popuniti tablicu:

Promjenjivi signal	funkcija	log.stanje/ signal	jednako	izlaz	Promjenjivi signal	funkcija	log.stanje/ signal	jednako	izlaz
A	x	0	=		A	+	0	=	
A	x	1	=		A	+	1	=	
A	x	\bar{A}	=		A	+	\bar{A}	=	
A	x	$\bar{\bar{A}}$	=		A	+	$\bar{\bar{A}}$	=	

5. Zaključak