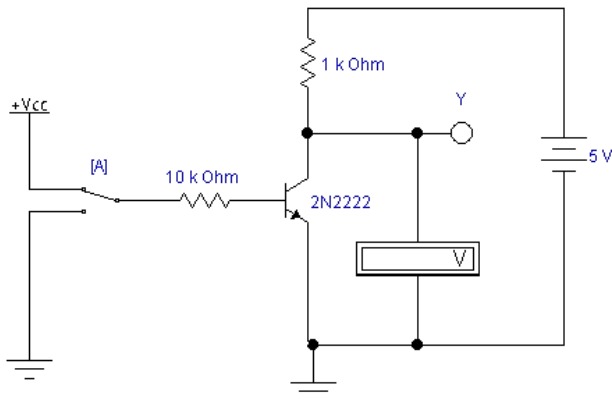


# LABORATORIJSKE VJEŽBE IZ DIGITALNE ELEKTRONIKE

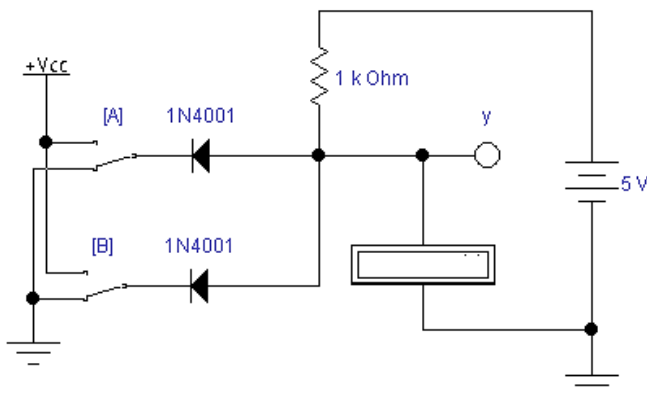
## LOGIČKI SKLOPOVI – ELEKTRONIČKA IZVEDBA

### Zadaća vježbe:

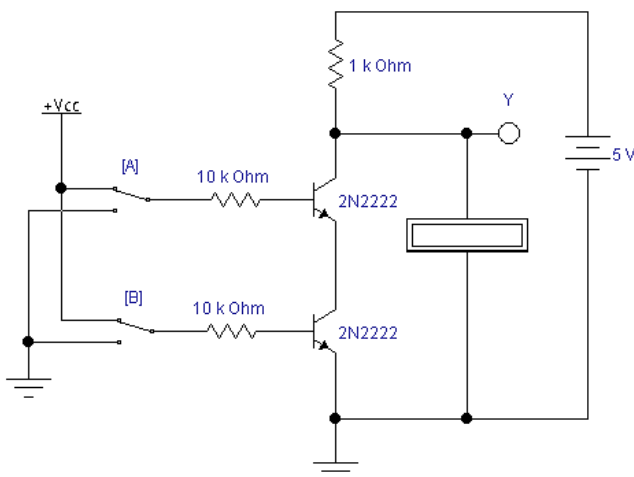
1. Realizirati sklopove prema shemama:



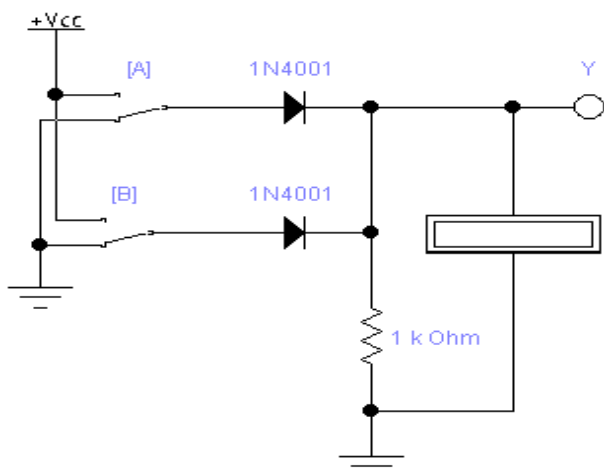
Ulaz	Izlazni napon	Stanje izlaza
A	$U_Y$ (V)	Y
0		
1		
Logički sklop:		
Simbol sklopa:		



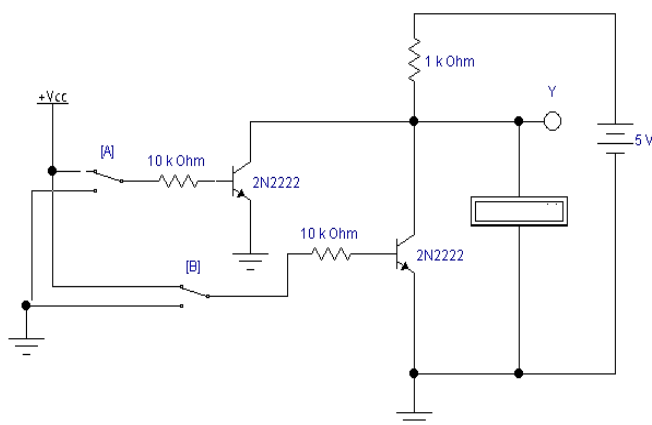
Ulazi		Izlazni napon	Stanje izlaza
A	B	$U_Y$ (V)	Y
0	0		
0	1		
1	0		
1	1		
Logički sklop:			
Simbol sklopa:			



Ulazi		Izlazni napon	Stanje izlaza
A	B	$U_Y$ (V)	Y
0	0		
0	1		
1	0		
1	1		
Logički sklop:			
Simbol sklopa:			



Ulazi		Izlazni napon	Stanje izlaza
A	B	$U_Y$ (V)	Y
0	0		
0	1		
1	0		
1	1		
Logički sklop:			
Simbol sklopa:			



Ulazi		Izlazni napon	Stanje izlaza
A	B	$U_Y$ (V)	Y
0	0		
0	1		
1	0		
1	1		
Logički sklop:			
Simbol sklopa:			

2. Izmjenjivati stanje ulaza (stanje sklopke mijenjamo slovom na tipkovnici naznačenim uz sklopku). Stanje 1 ostvaruje se spojem na Vcc (5V), a stanje 0 spojem na zajedničku točku (masa). Izmjeriti voltmetrom napon na izlazu Y sklopa te prepoznati u kojem je izlaz logičkom stanju. Ukoliko lampica (red proba) na izlazu svijetli, izlaz je 1, a ukoliko ne svijetli, stanje izlaza je 0.

3. Za svaki sklop popuni tablicu stanja, te na osnovu dobivenih rezultata zaključi o kojem logičkom sklopu je riječ te nacrtaj njegov simbol.

4. Zaključak